

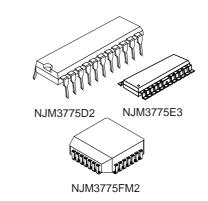
2チャンネルステッピングモータドライバ

■ 概要

NJM3775は、スイッチモード付き 2 相ステッピング モータドライバで、ディセーブル入力によるハーフス テッピングが可能で、わずかな外付け部品にてステッピ ングモータシステムを構成できます。

NJM3775は、ドライバに共通のクロック発振器、切換え制御コンパレータとフリップフロップ、保護ダイオードを含むHブリッジから構成されています。電源は、ロジック用の+5Vと、モータ用の+10V~+45Vで、750mAの連続出力電流が可能です。

■ 外形



■ 特徴

デュアル・チョッパ・ドライバ内蔵 連続出力電流 750mA/ch 内蔵フィルタにより外部フィルタリング構成が削除可能 外形 DIP22/PLCC28/EMP24(Batwing)

■ ブロック図

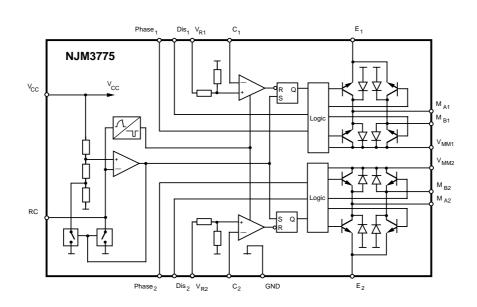


図1 ブロック図



■ 端子配置

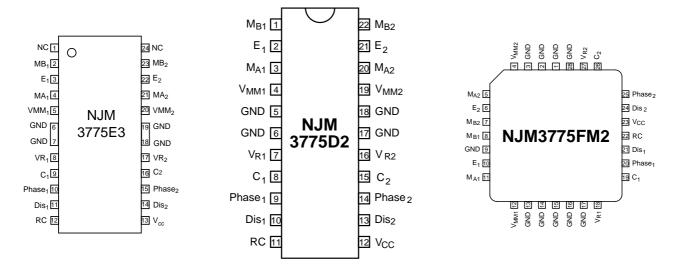


図2 端子配列

■ 端子説明

EMP	DIP	PLCC	記号	説明
2	1	[8]	M _{B1}	ー モータ出力B、チャンネル1。モータ電流はフェーズ _・ がHレベルのときM _{A1} からM _{B1} に流れます。
3	2	[10]	E,	共通エミッタ、チャンネル1。検出抵抗R _s を接地に接続します。
4	3	[11]	M _{A1}	モータ出力A、チャンネル1。モータ電流はフェーズ $_{_{1}}$ がHレベルのとき $\mathrm{M}_{_{\mathrm{A}}}$ から $\mathrm{M}_{_{\mathrm{B}}}$ に流れます。
5	4	[12]	V _{MM1}	モータ電源電圧、チャンネル1、+10~40V。V _{MM1} とV _{MM2} を接続する必要があります。
6,7	5, 6,	[1-3, 9,	GND	接地、もしくは負の電源。注意:これらのピンは、ヒートシンクとして使用されます。効果的なヒートシンキングのた
18,19	17, 18	13-17,		めすべての接地ピンが、適切な広い銅配線接地板に半田付けされていることを確認してください。
		28]		
8	7	[18]	V_{R1}	基準電圧、チャンネル1。コンパレータのスレッシュホールド電圧を介して出力電流を制御します。
9	8	[19]	C ₁	コンパレータ入力電圧、チャンネル1。この入力は、内部フィルタかオプションの外部RCネットワークでフィルタされた、検出抵抗両端の瞬間電圧を検出します。
10	9	[20]	Phase1	M_{A_1} および M_{B_1} 出力のモータ電流の方向を制御します。モータ電流はフェーズ $_1$ が H レベルのとき M_{A_1} から M_{B_1} に流れます。
11	10	[21]	Dis ₁	 チャンネル1用ディセーブル入力。Hレベルのとき、出力部の4つすべてのトランジスタがオフになり、出力電流がゼロ まで急速に減少します。
12	11	[22]	RC	クロック発振器RCピン。12k の抵抗をV _{cc} に、4700pFコンデンサを接地に接続すると、標準スイッチング周波数
				23.0kHz、フィルタ・ブランキング時間1.0 μ sが得られます。
13	12	[23]	V _{cc}	ロジック部電源電圧
14	13	[24]	Dis,	チャンネル2用ディセーブル入力。Hレベルのとき、出力部の4つすべてのトランジスタがオフになり、出力電流がゼロま
			-	で急速に減少します。
15	14	[25]	Phase2	M_{A2} および M_{B2} 出力のモータ電流の方向を制御します。モータ電流はフェーズ $_2$ が H レベルのとき M_{A2} から M_{B2} に流れます。
16	15	[26]	C ₂	コンパレータ入力電圧、チャンネル2。この入力は、内部フィルタかオプションの外部RCネットワークでフィルタされ
			_	た、検出抵抗両端の瞬間電圧を検出します。
17	16	[27]	V _{R2}	基準電圧、チャンネル2。コンパレータのスレッシュホールド電圧を介して出力電流を制御します。
20	19	[4]	V _{MM2}	モータ電源電圧、チャンネル2、+10~40V。V _{MM1} とV _{MM2} を接続する必要があります。
21	20	[5]	M _{A2}	モータ出力A、チャンネル2。モータ電流はフェーズ $_2$ がHレベルのとき M_{A2} から M_{B2} に流れます。
22	21	[6]	E ₂	共通エミッタ、チャンネル2。検出抵抗R _s を接地に接続します。
23	22	[7]	M _{B2}	モータ出力B、チャンネル2。モータ電流はフェーズ $_{\scriptscriptstyle 2}$ がHレベルのとき ${\sf M}_{\scriptscriptstyle {\sf N}^2}$ から ${\sf M}_{\scriptscriptstyle {\sf B}^2}$ に流れます。
1,24			NC	接続しません。



■ 機能説明

NJM3775の各チャンネルは、最大750mAの連続的電流を駆動できる、4つのトランジスタからなるHブリッジ、出力トランジスタを制御するロジック部、R-Sフリップフロップ、コンパレータから構成されます。クロック発振器は両方のチャンネルに共通です。

定電流制御は、巻線への出力電流をスイッチングすることで行われます。これは、モータ巻線と効果的に直列に接続された電流検出抵抗R_Sによって巻線の最大電流を検出することで行われます。電流が増大すると、検出抵抗両端に電圧が発生し、コンパレータにフィードバックされます。基準入力電圧V_Rによって定義されたレベルになると、コンパレータはフリップフロップをリセットします。フリップフロップは、上側出力トランジスタをオフにします。チャンネルのターンオフ機能は、他のチャンネルと独立して動作します。電流は、クロック発振器が両方のチャンネルのフリップフロップを同時にトリガするまで低下します。これによって出力トランジスタが再びオンになり、このサイクルが繰り返されます。

ターンオン時のスイッチング過渡電流による誤動作を防ぐため、NJM3775にはローパスフィルタが含まれています。クロック発振器は、ターンオン時に電流検出抵抗に発生する過渡電圧のフィルタリングに使われる、ブランキングパルスを発生します。

ターンオン時、ターンオフ時およびフェーズ推移時の電流経路を図3に示します。

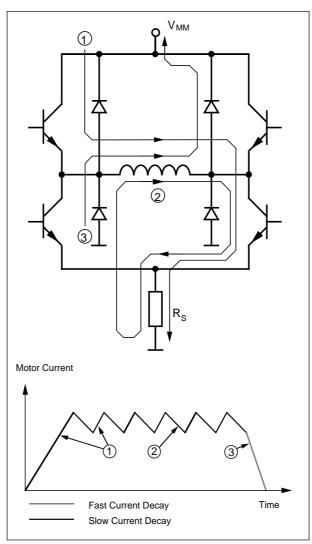


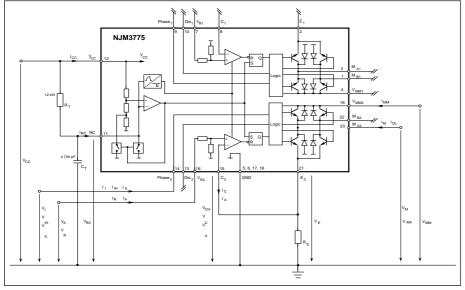
図3 出力部と、ターンオン時、ターンオフ時、 およびフェーズ推移時の電流経路



■ 絶対最大定格 (Ta=+25°C)					
項目	ピン番号 (DIP)	記号	最小	最大	単位
電圧					
ロジック部電源電圧	12	V _{cc}	0	7	V
モータ電源電圧	4,19	V _{MM}	0	45	V
ロジック入力	9,10,13,14	V _I	-0.3	6	V
アナログ入力電圧	7,8,15,16	V _A	-0.3	V _{cc}	V
電流					
モータ出力電流	1,3,20,22	I _M	-850	+850	mA
ロジック入力電流	9,10,13,14	I,	-10	-	mA
アナログ入力電流	7,8,15,16	I _A	-10	-	mA
温度					
動作温度 (接合部)		T _j	-40	+150	
保存温度		T _{stg}	-55	+150	
消費電力					
T _{GND} =+25 ,DIP and PLCC package		P_{D}	-	5	W
T _{GND} =+125 ,DIP package		P _D	-	2.2	W
T _{GND} =+125 ,PLCC package		P _D	-	2.6	W

■ 推奨動作条件

項目	記号	最小	標準	最大	単位
ロジック部電源電圧	V _{cc}	4.75	5	5.25	V
モータ電源電圧	V _{MM}	10	-	40	V
出力エミッタ電圧	V _E	-	-	1.0	V
モータ出力電流	I _M	-750	-	+750	mA
動作温度 (接合部)	T _i	-20	-	+125	
ライズ / フォールタイム (ロジック部)	t_r, t_f	-	-	2	μs
発振器タイミング抵抗	$R_{\scriptscriptstyle T}$	2	12	20	k



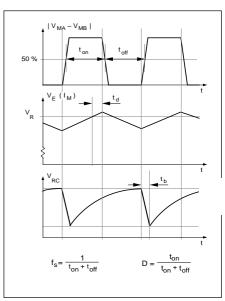


図4 記号の定義

図5 用語の定義



(Tj=+25°C , Vcc=5V , V_{MM} =41V) ■ 電気的特性

項目	記号	条件	最小	標準	最大	単位
全体						
消費電流	I _{cc}	Note 4.	-	55	70	mA
	I _{cc}	Dis ₁ =Dis ₂ =H	-	7	10	mA
全損失	P _D	$V_{MM} = 24V, I_{M1} = I_{M2} = 500 \text{mA}.$	-	2.0	2.3	W
		Notes 2,3,4				
	P _D	V _{MM} =24V,I _{M1} =700mA,I _{M2} =0mA.	-	1.7	2.0	W
		Notes 2,3,4				
サーマルシャットダウン温度			-	160	-	
ターンオフ遅延時間	t _d	dVc/dt 50mV/us.	-	1.1	2.0	μs
		I _M =100mA.Note 3.				
ロジック入力部						
Hレベル入力電圧	V_{IH}		2.0	-	-	V
Lレベル入力電圧	V _{IL}		-	-	0.6	V
Hレベル入力電流	I _{IH}	V _i =2.4V	-	-	20	μА
Lレベル入力電流	I _{IL}	V _i =0.4V	-0.2	-0.1	-	mA
アナログ入力部						
スレッシュホールド電圧Hレベル	V_{CH}	$V_R = 5V$	480	500	520	mV
入力電流	I _A	V _R =5V	-	500	-	μA
I V _{C1} -V _{C2} I						
チャンネル間ミスマッチ値	V_{Cdiff}		-	1	-	mV
モータ出力部						
下側トランジスタ飽和電圧		I _M =500mA	-	0.4	8.0	V
下側トランジスタリーク電流		Dis ₁ =Dis ₂ =H	-	-	100	μΑ
下側ダイオード順方向電圧降下		I _M =500mA	-	1.1	1.3	٧
上側トランジスタ飽和電圧		I _M =500mA	-	1.1	1.4	>
上側トランジスタリーク電流		Dis ₁ =Dis ₂ =H	-	-	100	μΑ
上側ダイオード順方向電圧降下		I _M =500mA	-	1.1	1.4	V
チョッパー発振器部						
発振周波数	fs	$C_{T} = 4700 \text{pF}, R_{T} = 12 \text{k}$	21.5	23.0	24.5	kHz
ブランキングタイム	t _d	С _т =4700pF,Note 3.		1.0	-	μS

■ 熱特性

項目	記号	条件	最小	標準	最大	単位
熱抵抗	Rth _{J-GND}	DIP package	-	11	-	/W
	Rth _{J-A}	DIP package. Note 2.	-	40	-	/W
	Rth_{J-GND}	PLCC package.	-	9	-	/W
	Rth _{J-A}	PLCC package. Note 2.	-	35	-	/W
	Rth _{J-GND}	EMP package	-	13	-	/W
	Rth _{J-A}	EMP package	-	42	-	/W

Note

- 1. すべての電圧は接地に対してのものです。電流は、指定された端子に流れ込む場合は正、流れ出す場合は負になります。 2. すべての接地ピンは20cm²のPCB銅配線領域に半田付けされていて、 自然対流状態です。
- 3. 記載値については参考値であり、保証値ではありません。
- 4. スイッチング周波数:fs=23.0kHz, デューティー比 D=30%



■ 応用例

電流制御

モータ巻線の出力電流レベルは、基準入力での電圧と、検出抵抗 R_s の値によって決定されます。モータ巻線と検出抵抗を通るピーク電流は、次のように表現できます。

$$I_{M,peak} = 0.1 \cdot V_{R}/R_{S} [A]$$

検出抵抗R_sに推奨値0.5 を使用すると、2.5Vの基準電圧で約0.5Aの出力電流となります。R_sは、モータ電流を最大にするように選択します。そのとき、絶対最大定格出力電流850mAを超えないよう注意してください。発振 周波数、巻線インダクタンス、および電源電圧も電流に影響しますが、その影響は非常に小さなものです。

正確な電流調整を行うには、精度1%未満で低い温度係数をもつ0.5~1.0Wの高精度抵抗を使用してください。

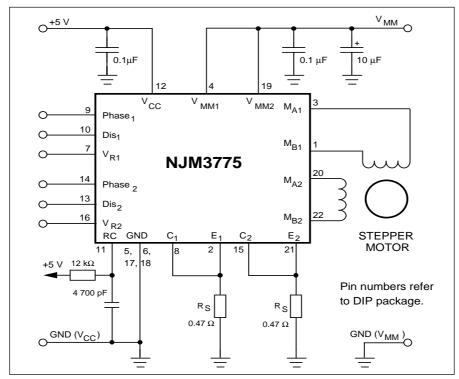


図6 NJM3775を使用したステッピング・モータドライバ応用回路例

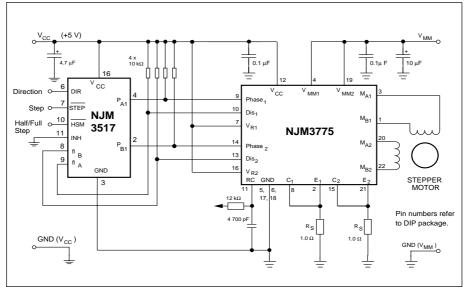


図7 NJM3775に必要なシーケンスを発生させる制御回路としてNJM3517が使用される際のハーフ・ステッピング応用回路例



電流検出フィルタ

ターンオン時にフライホイールダイオードの回復とモータ巻線のキャパシタンスによって、スパイク電流が発生 します。このスパイク電流によって、電流検出コンパレータ経由でフリップフロップがリセットされることを防ぐ ため、クロック発振器はターンオン時にブランキング・パルスを発生します。ブランキング・パルスは、コンパ レータを短い間無効にします。これによって、ブランキング時間中の検出抵抗両端での過渡電圧は無視されます。 適切なC_r値を選択することで、ブランキング・パルス時間がスイッチング過渡電流の持続時間よりも長くなるよ うにします。

この時間は、次のように計算されます。

 $t_{_{D}}$ = 210・ $C_{_{T}}$ [S] $C_{_{T}}$ 値は約2200pFから33000pFまで変動するため、ブランキング時間は0.5 μ sから7 μ sまでになる可能性がありま す。標準値は4700pFで、この場合のブランキング時間は1.0 μ sになります。

フィルタリングの作用によって小さな遅延が発生するため、検出抵抗両端のピーク値、およびピーク・モータ電 流は、基準電圧によって定義されるものより多少高いレベルに到達します。フィルタリング遅延はまた、最小出力 電流を制限します。出力は各サイクルで短時間(フィルタリング・ブランキング時間+追加の内部遅延)だけオンに なるため、巻線に電流が流れます。一般にこの電流はR_sによって設定される最大出力電流の1~10%になります。

低電流での動作を最適化のためにコンパレータC入力に直列に外付けローパスフィルタを追加しフィルタリング するとよいでしょう。この場合は、ブランキング時間は、できるだけ短くします。推奨値は、1k と820pFです。 スイッチング周波数を低くすると最小出力電流を小さくすることになります。

絶対ゼロ電流を発生させるには、Dis入力をHレベルにする必要があります。

スイッチング周波数

クロック発振器の周波数は、RCピンのタイミング構成要素R、とC、によって設定されます。C、はフィルタ・ブラ ンキング時間を設定し、クロック発振周波数はR_xによって調整されます。R_xの値は、2~20k に制限されます。お およその周波数は、次のように計算できます。

 $fs=1/(0.77 \cdot R_{\scriptscriptstyle T} \cdot C_{\scriptscriptstyle T})$

12k と4700pFを使用すると、クロック周波数は23.0kHzになります。周波数が低くなると、電流リップルが高 くなりますが、Lレベルの直線性が向上することがあります。クロック周波数が高くなると、電流リップルが低減し ますが、ICでのスイッチング損失、およびモータの鉄損が増大します。

フェーズ入力部

フェーズ入力部でのHレベル入力電圧では、ピンM』からピンM』に電流が流れます。Lレベル入力電圧では、反対 の方向に電流が流れます。時間遅延によって、フェーズ入力が変化するときHブリッジでの貫通を防止します。

Dis (ディセーブル)入力部

Dis入力部でのHレベル入力電圧では、Hブリッジ出力の4つすべてのトランジスタがオフになり、出力電流がゼロ まで急速に減少します。

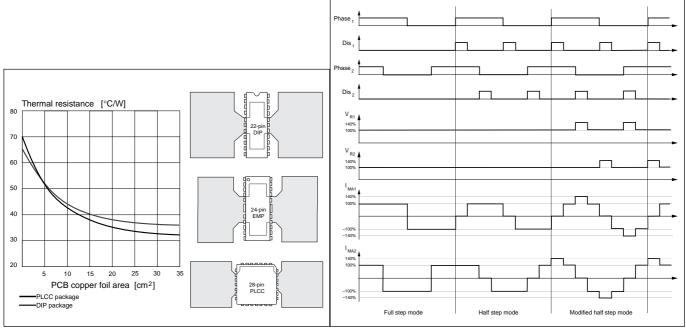


図8 熱抵抗vs.PCB銅領域およびレイアウト特例例

ステッピング・モード タイミングチャート



V_R(基準)入力部

"NJM3775のV_R入力部には外部基準電圧を1/10の適当なレベルまで下げられる分圧器が備えられています。分圧器はマッチングした抵抗から成ります。標準入力基準電圧は5Vです。

干涉

NJM3775のスイッチング動作によってノイズと過渡電流が発生し、隣接する回路に影響することがあります。 干渉の可能性を低減させるため、いくつかの基本的なルールがあります。

- ・R_sの接地、NJM3775の接地、および外部アナログ/デジタル回路の接地に、別個の配線を使用してください。接地は、NJM3775のGNDピンの近くで互いに接続します。
- ・NJM3775回路付近の電源電圧をデカップリングしてください。 V_{cc} と V_{mm} の両方に対し、電解コンデンサに並列にセラミックコンデンサを使用します。電源線を互いに近くになるように引き回します。
- ・ドライバの近くに電磁ノイズ等に対し高感度な回路を置かないでください。物理的な電流ループを避け、ドライバをモータおよび電源コネクタの近くに置きます。できれば、モータ・リードは、ツイストペア線を用いるか、シールド線を使用してください。

モータ選択

NJM3775は、2相バイポーラ・ステッピングモータ(1相当たり巻線が1つだけのモータ)用に設計されています。 NJM3775の定電流制御は、一定の周波数と可変のデューティー比に基づいています。この方法では、モータ選択に一定の制限が加えられます。発振周波数のデューティー比が約50%を超えると、不安定な発振が発生することがあります。定義については、図5を参照してください。これを避けるには、巻線抵抗とインダクタンスが低いモータ、すなわち巻数が少ない巻線のモータを選択する必要があります。

実際の電源電圧と同じ電圧の定格のモータを使用することはできません。考慮する必要があるのは定格電流のみです。NJM3775と共に使用できる一般的なモータの定格電圧は1Vから6Vであり、電源電圧は通常12Vから40Vの範囲になります。

低いインダクタンスは、特に高い電源電圧と組み合わされて、高いステッピング率を可能にします。しかし、巻線の巻数を減らして、低抵抗、低インダクタンスとしたモータで、低速で同様なトルク特性を得るためには、より大きな電流を流して、補償する必要があります。

そのため、特性をトレードオフする必要がでてきます。巻線抵抗とインダクタンスができるだけ低く、かつ必要なトルクを得られるモータを選択してください。また、最大推奨電圧40Vを超えない範囲で、できるだけ高い電源電圧を使用してください。最大電流で発振周波数デューティー比が50%を超えないことを確認してください。

ヒートシンク

NJM3775は、パワーDIP,EMP,またはPLCCパッケージに収められたパワーICです。パッケージの接地リード (batwing)は、熱的にチップと接続しています。外部ヒートシンクは接地リードをPCB上の銅配線接地面に半田付けすることで行われます。

最大連続出力電流は、ヒートシンクと周囲温度に大きく依存します。必要なヒートシンクを決定し、様々な条件下での最大出力電流を見出すためには、図8、10、11を参照してください。

1.6mmのエポキシPCB上の面積20cm 2 (約1.8インチ x 1.8インチ)、厚さ35 μ mの銅はくでは、最大85 の周囲温度の環境において、出力電流450mAx2ch で動作できます。

サーマルシャットダウン

この回路は、チップ (接合部)温度が約160 を超えると出力をオフにするサーマル・シャットダウン機能を装備しています。温度が低下すると、通常の動作が再開します。

プログラミング

図9は、フルステップ、ハーフステップ、およびモディファイドハーフステップ動作の入力および出力シーケンスの違いを示しています。



フルステップ・モード

両方の巻線は、常に同じ電流 $I_{M1}=I_{M2}$ によって励磁されます。モータを1ステップ動かすため、一方のフェーズの電流の方向(および磁界の方向)が逆転されます。次のステップは、もう一方のフェーズ電流が逆転するときに発生します。電流は初期状態に戻るまでに、4つのフルステップに相当する4つの異なる状態のシーケンスを通過し、変化します。

ハーフステップ・モード

ハーフステップ・モードでは、完全な電流逆転が起こる前に、一方の巻線の電流がゼロになります。モータの回転子は1つのフルステップに相当する2つのハーフステップを行います。このサイクルは、もう一方のフェーズで繰り返されます。

初期状態に戻るまでに、合計で8つの状態が順番に発生します。

ハーフステップ・モードは、共振の問題の可能性を克服できます。共振は、1r/sec近傍での、急激なトルクの損失として表れます。モータの軸位置の同期を失わないためには、共振を避ける必要があります。

ハーフステップ・モードの短所の1つに、ハーフステップ位置でトルクが減少することがあります。この位置では、電流は1つの巻線のみに流れます。この位置でのトルクはフルステップ位置でのトルクの約70%になります。

モディファイドハーフステップ・モード

ハーフステップ・モードのトルク変動は、ハーフステップ位置での電流が約1.4倍に増大されると除去されます。一定のトルクによって、さらに共振と機械的ノイズが低減され、機械系統の性能、耐用寿命、および信頼性が向上します。

電流レベルの修正は、基準電圧を電流レベルに応じて標準値から上下させることで行う必要があります。これは、DACまたは簡単な抵抗分圧ネットワークを使用することで行えます。

NJM3775は、たとえばフルステップ位置で2ch x 500mA、ハーフステップ位置で1ch x 700mAのように、1つのチャンネルで約1.4倍の電流を扱うように設計されています。



■ 電気的特性例

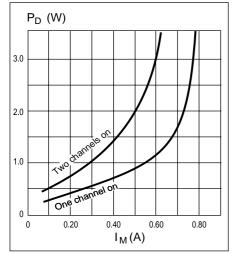


図10 消費電力vs.モータ電流特性例

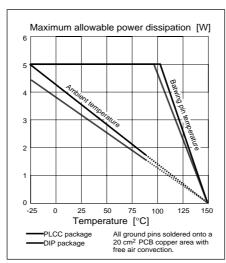


図11 消費電力vs.周囲温度特性例

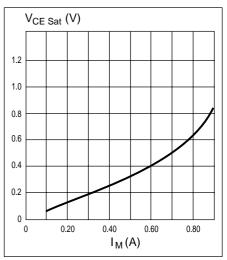


図12 下側トランジスタ飽和電圧vs. 出力電流特性例

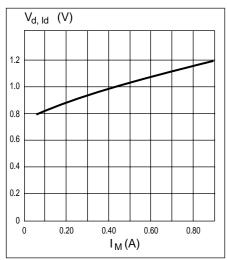


図13 下側ダイオード電圧降下vs. フライホイールDi電流特性例

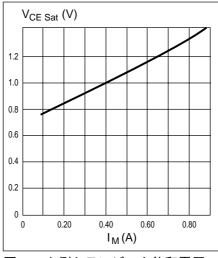


図14 上側トランジスタ飽和電圧vs. 出力電流特性例

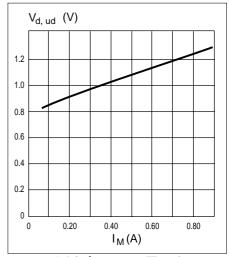


図15 上側ダイオード電圧降下vs. フライホイールDi電流特性例

このデータブックの掲載内容の正確さには 万全を期しておりますが、掲載内容について 何らかの法的な保証を行うものではありませ ん。とくに応用回路については、製品の代表 的な応用例を説明するためのものです。ま た、工業所有権その他の権利の実施権の許諾 を伴うものではなく、第三者の権利を侵害 ないことを保証するものでもありません。